Для добавления бит платы 1730

1)Kramz\Coating\Plast\Devices\1730Parameters.h

Раскоментировать и переименовать, либо добавить и задать смещение

Названия бит iAdditionalBit0 … iAdditionalBit2, oAdditionalBit0… oAdditionalBit2

DEFINE\_PARAM(iCU, unsigned, 1 << 0) //цепи управления

DEFINE\_PARAM(iIn, unsigned, 1 << 1)

DEFINE\_PARAM(iOut, unsigned, 1 << 2)

DEFINE\_PARAM(iStrobe, unsigned, 1 << 3)

//DEFINE\_PARAM(iAdditionalBit0, unsigned, 1 << 1)

//DEFINE\_PARAM(iAdditionalBit1, unsigned, 1 << 2)

//DEFINE\_PARAM(iAdditionalBit2, unsigned, 1 << 8)

struct InputBitsTable

{

typedef Vlst<

iCU

, iIn

, iOut

, iStrobe

//, iAdditionalBit0

//, iAdditionalBit1

//, iAdditionalBit2

> items\_list;

typedef VL::Factory<items\_list> TItems;

TItems items;

const wchar\_t \*name() { return L"InputBitsTable"; }

};

DEFINE\_PARAM(oAutomat, unsigned, 1 << 0)

DEFINE\_PARAM(oSupply, unsigned, 1 << 1)

DEFINE\_PARAM(oMark, unsigned, 1 << 2)

DEFINE\_PARAM(oGenerator, unsigned, 1 << 8)

//DEFINE\_PARAM(oAdditionalBit0, unsigned, 1 << 1)

//DEFINE\_PARAM(oAdditionalBit1, unsigned, 1 << 2)

//DEFINE\_PARAM(oAdditionalBit2, unsigned, 1 << 8)

struct OutputBitsTable

{

typedef Vlst<

oAutomat

, oSupply

, oMark

, oGenerator

//, oAdditionalBit0

//, oAdditionalBit1

//, oAdditionalBit2

> items\_list;

typedef VL::Factory<items\_list> TItems;

TItems items;

const wchar\_t \*name() { return L"OutputBitsTable"; }

};

Kramz\Coating\CommonApp\Log\LogMessages.h

Строки 111 – 125 отредактировать так, чтобы соответствовали названия из пп 1

//MESS\_BIT(On<iAdditionalBit0 >, int, L"Включен сигнал \" назвать\"", red, white);

//MESS\_BIT(On<iAdditionalBit1 >, int, L"Включен сигнал \"назвать\"", red, white);

//MESS\_BIT(On<iAdditionalBit2 >, int, L"Включен сигнал \"назвать\"", red, white);

//MESS\_BIT(Off<iAdditionalBit0 >, int, L"Отключен сигнал \"назвать\"", blue, white);

//MESS\_BIT(Off<iAdditionalBit1 >, int, L"Отключен сигнал \"назвать\"", blue, white);

//MESS\_BIT(Off<iAdditionalBit2 >, int, L"Отключен сигнал \"назвать\"", blue, white);

//MESS\_BIT(On<oAdditionalBit0 >, int, L"Включен сигнал \"назвать\"", blue, white);

//MESS\_BIT(On<oAdditionalBit1 >, int, L"Включен сигнал \"назвать\"", blue, white);

//MESS\_BIT(On<oAdditionalBit2 >, int, L"Включен сигнал \"назвать\"", blue, white);

//MESS\_BIT(Off<oAdditionalBit0 >, int, L"Отключен сигнал \"назвать\"", blue, white);

//MESS\_BIT(Off<oAdditionalBit1 >, int, L"Отключен сигнал \"назвать\"", blue, white);

//MESS\_BIT(Off<oAdditionalBit2 >, int, L"Отключен сигнал \"назвать\"", blue, white);

Kramz\Coating\Plast\Dlg\InputOutputDlg.cpp

Редактировать согласно пп 1 (строки 32-38)

//Param(iAdditionalBit0, L"название бита")

//Param(iAdditionalBit0, L"название бита")

//Param(iAdditionalBit0, L"название бита")

//

//Param(oAdditionalBit0, L"название бита")

//Param(oAdditionalBit0, L"название бита")

//Param(oAdditionalBit0, L"название бита")

Kramz\Coating\Plast\Dlg\TestIOPorts.cpp

Редактировать согласно пп 1

PARAM\_TITLE(InpStat<iCU >, L"Сигнал ЦЕПИ УПРАВЛЕНИЯ")

PARAM\_TITLE(InpStat<iIn >, L"Труба на входе")

PARAM\_TITLE(InpStat<iOut >, L"Труба на выходе")

PARAM\_TITLE(InpStat<iStrobe >, L"Строб")

//PARAM\_TITLE(InpStat<iAdditionalBit0 >, L"Название")

//PARAM\_TITLE(InpStat<iAdditionalBit1 >, L"Название")

//PARAM\_TITLE(InpStat<iAdditionalBit2 >, L"Название")

typedef GROUP\_BOX(

InpStat<iCU >

, InpStat<iIn >

, InpStat<iOut >

, InpStat<iStrobe >

//, InpStat<iAdditionalBit0 >

//, InpStat<iAdditionalBit1 >

//, InpStat<iAdditionalBit2 >

) GBInput;

PARAM\_TITLE(GBInput , L"Вход")

typedef Vlst<

GBInput

> \_\_input\_list\_0\_\_;

typedef GROUP\_BOX(

OutStat<oAutomat >

, OutStat<oSupply >

, OutStat<oMark >

, OutStat<oGenerator >

//, OutStat<oAdditionalBit0 >

//, OutStat<oAdditionalBit1 >

//, OutStat<oAdditionalBit2 >

) GBOutput;

PARAM\_TITLE(GBOutput, L"Выход")

PARAM\_TITLE(OutStat<oAutomat >, L"Сигнал \"Автомат\"")

PARAM\_TITLE(OutStat<oSupply >, L"Сигнал \"Подвод\"")

PARAM\_TITLE(OutStat<oMark >, L"Сигнал \"Отметка\"")

PARAM\_TITLE(OutStat<oGenerator >, L"Сигнал \"Генератор\"")

//PARAM\_TITLE(OnpStat<oAdditionalBit0 >, L"Название")

//PARAM\_TITLE(OnpStat<oAdditionalBit1 >, L"Название")

//PARAM\_TITLE(OnpStat<oAdditionalBit2 >, L"Название")